

Operaciones realizadas por la ALU		
OP-ALU	Código binario	Valor de z
@ADD	0000	$x \oplus y$
@ADDX	0001	$x \oplus y \oplus c$
@SUB	0010	$x \oplus \sim y \oplus 1$
@SUBX	0011	$x \oplus \sim y \oplus c$
@AND	0100	$x \& y$
@OR	0101	$x y$
@XOR	0110	$x \text{ xor } y$
@SLL	0111	$x \ll y$
@SRL	1000	$x \gg y$
@SRA	1001	$x \gg_s y$

Operaciones realizadas por Y-SEL		
OP-Y-SEL	Código binario	Valor de y
@0	00	0
@4	01	4
@INST	10	if (INST[13] = 1) $Ext_s(INST[12 - 0])$ else REG
@DISP	11	$Ext_s(INST[23 - 0])$

Operaciones realizadas por ABI (Interfaz con el Bus de Direcciones)		
OP-ABI	Código binario	Descripción
@W	00	Direcciona una palabra (word)
@H	01	Direcciona media palabra (half-word)
@B	10	Direcciona un byte

Nota: Esta unidad elimina los dos bit menos significativos de una dirección y calcula las líneas BE3-BE0 a partir de la dirección completa y el tipo de acceso (word, half-word o byte).

Operaciones realizadas por DBI (Interfaz con el Bus de Datos)		
OP-DBI	Código binario	Descripción
@LDW	000	Lee una palabra (word)
@LDUH	001	Lee media palabra sin signo (half-word)
@LDSH	010	Lee media palabra con signo (half-word)
@LDUB	011	Lee un byte sin signo
@LDSB	100	Lee un byte con signo
@STW	101	Escribe una palabra (word)
@STH	110	Escribe media palabra (half-word)
@STB	111	Escribe media palabra (half-word)

Nota: Esta unidad extiende el signo durante una lectura y desplaza bytes y half-words para que se encuentren en la posición en que la memoria espera que estén en el bus de datos.